

NJSZT iTF *Hardver termék adatlap*

A TPA-11/56x és a TPA-11/4xx család közös architektúrára épül, melynek alapja a 32 bites nagysebességű szinkronbusz – az iXbus.

Név **TPA-11/440**

Származás

Hazai

Kategória

Középgép

Technológia

Nagy integráltságú IC-k alkalmazása

Létrehozás

Saját hardver fejlesztésű a DEC PDP-11/44 géppel szoftver kompatibilis számítógép

Fejlesztő

KFKI MSZKI Számítógép Osztály

Tervezők

Briglevics Miklós

Forró Tibor

Kelen Gábor

Kertes Róza

Szabó Pál

Tomsics László

Tóbiás Klára

Lőrincze Géza

Gyártó/forgalmazó

KFKI MSZKI TPA Csarnok

Működési idő

Fejlesztés ideje 1981-1984

Forgalmazás 1984-1990

Működő darabszám

100 db

Ár

Tipikus

alkalmazások

Paksi Atomerőmű III. és IV. blokk, adatfeldolgozás, szimuláció

Vállalati ügyviteli alkalmazások

Műszaki és tudományos számítások

Üzemi helyek

Paksi Atomerőmű

Vízgazdálkodási Intézet

Fővárosi Vízművek

Kőbányai Gyógyszergyár

MEDICOR
Geodéziai Vállalat

Fellelhető

Informatika Történeti Kiállítás

Felépítés

A nagy integráltságú AM 2900 bit-slice családra épülő mikroprogramozott számítógép
16 bites utasításhossz
4 MB-ig bővíthető felvezető memória
Gyorsítótár (cache)
32 bites X-bus
16 bites Ubus
80 MB és 300 MB CDC merevlemez háttértár

Működés

Teljes szoftver kompatibilitás a PDP-11/44 számítógéppel
Fix- és lebegőpontos aritmetika
Sebesség 0.45 MIPS

Programkészlet

RSX-11M operációs rendszer
Basic, Cobol, Fortran, Pascal

Történeti érdekességek

Amikor megjelent a DEC J-11 (JAWS) processzor chip-je, alkalmazásával elkészült a TPA-11/440 továbbfejlesztett változata, a TPA-11/420.

Források

Lukács József TPA történet